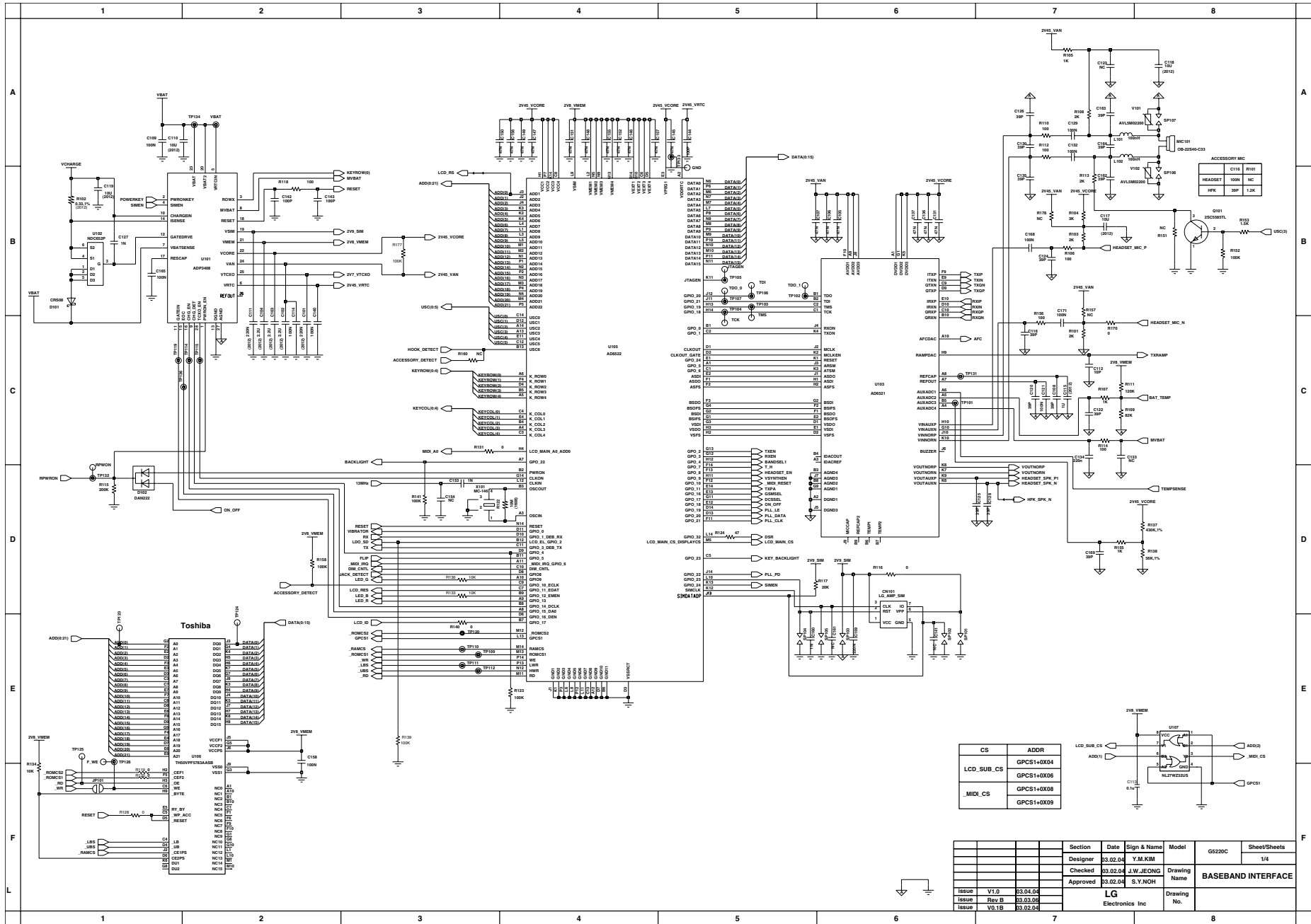
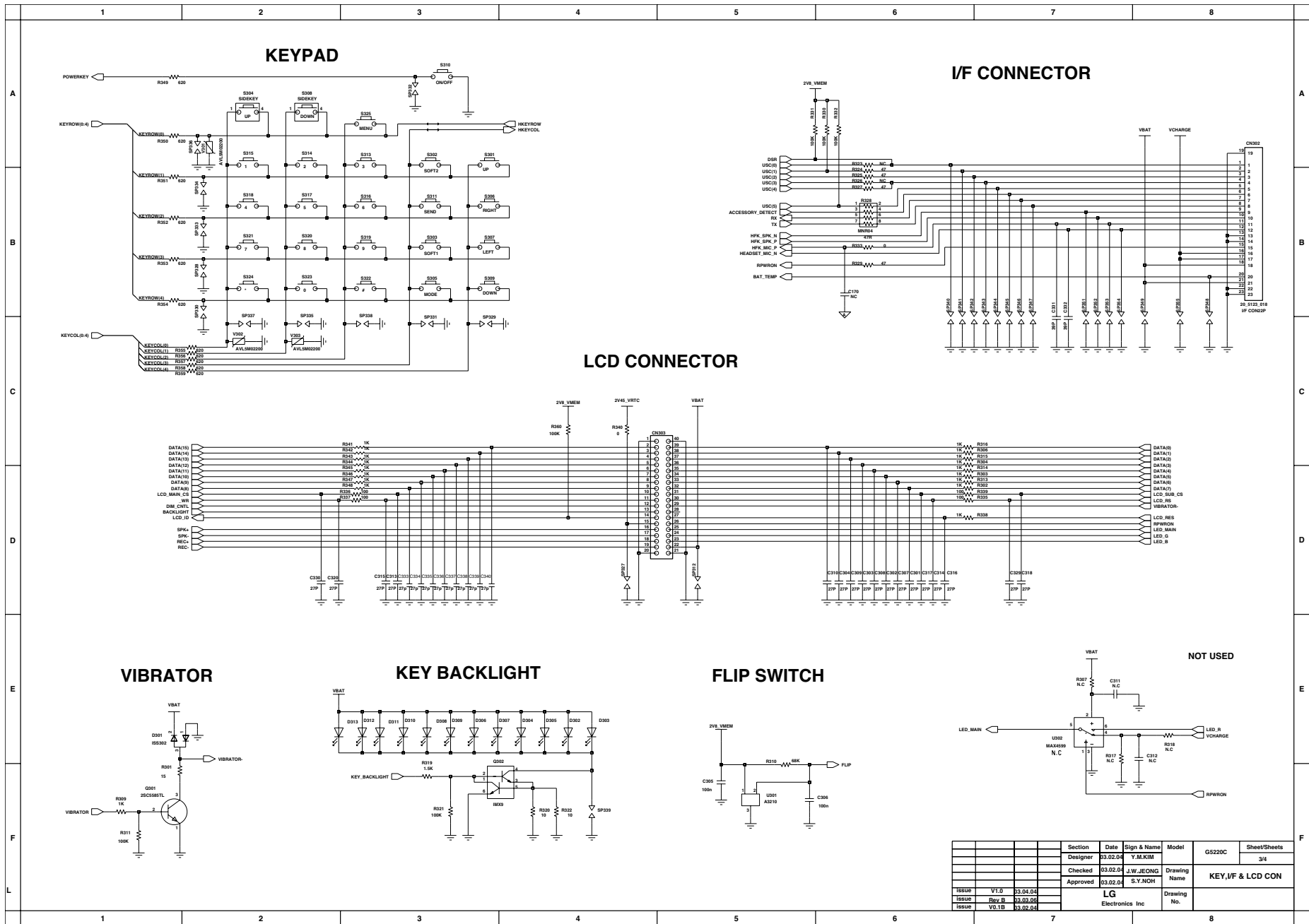


8. ПРИНЦИПИАЛЬНАЯ ЭЛЕКТРИЧЕСКАЯ СХЕМА

8.1 Интерфейс соединительного устройства



8.3 Клавиатуры



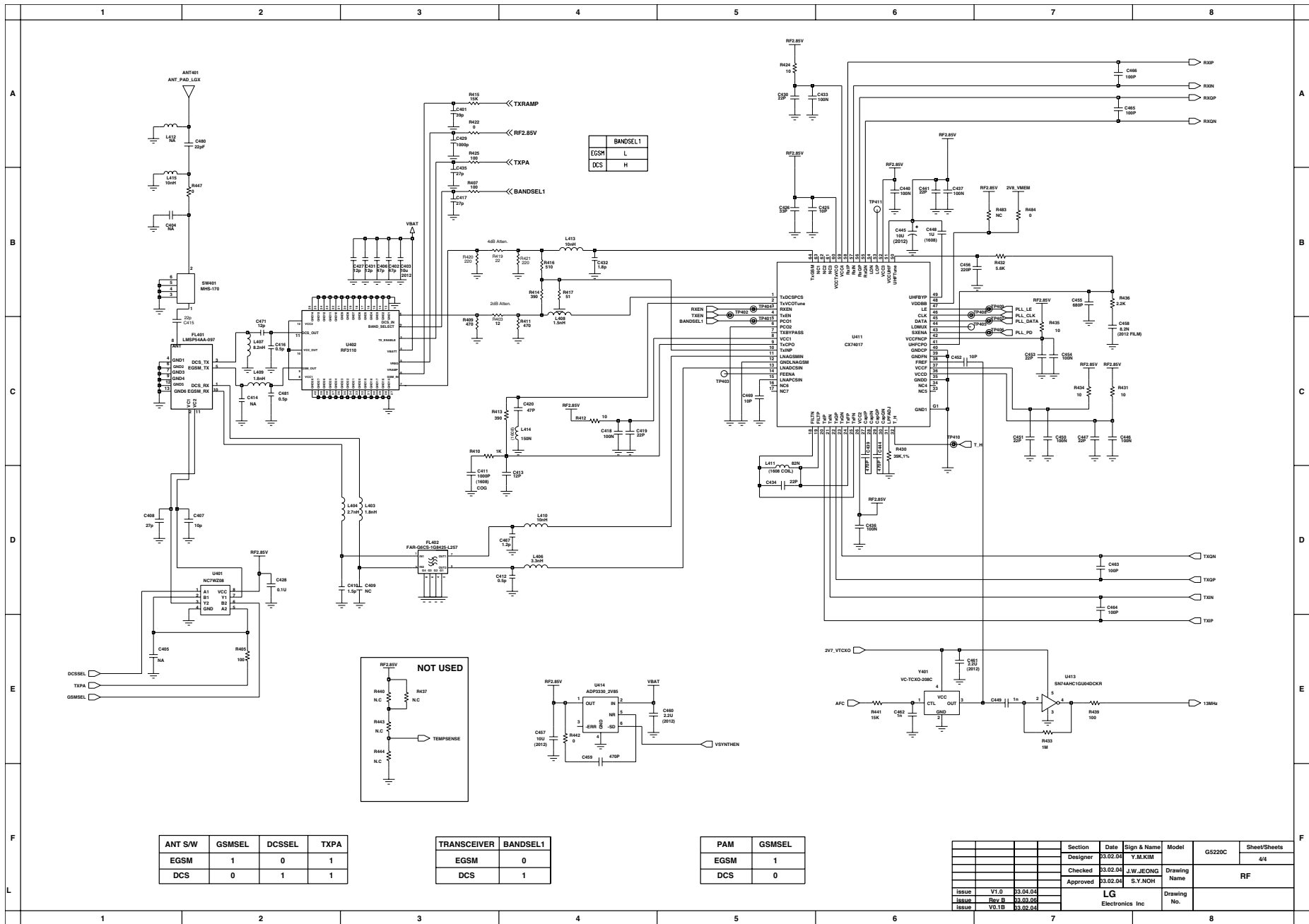
Section	Date	Sign & Name	Model	Sheet/Sheets
Designer	03.02.04	Y.M.KIM		3/4
Checked	03.02.04	J.W.JEONG	Drawing Name	
Approved	03.02.04	S.Y.NOH		
ISSUE	V1.0	03.01.04		
ISSUE	Rev B	03.03.06		
ISSUE	V0.1B	03.02.04		

Section	Date	Sign & Name	Model	Sheet/Sheets
Designer	03.02.04	Y.M.KIM		3/4
Checked	03.02.04	J.W.JEONG	Drawing Name	
Approved	03.02.04	S.Y.NOH		
ISSUE	V1.0	03.01.04		
ISSUE	Rev B	03.03.06		
ISSUE	V0.1B	03.02.04		

KEY, I/F & LCD CON

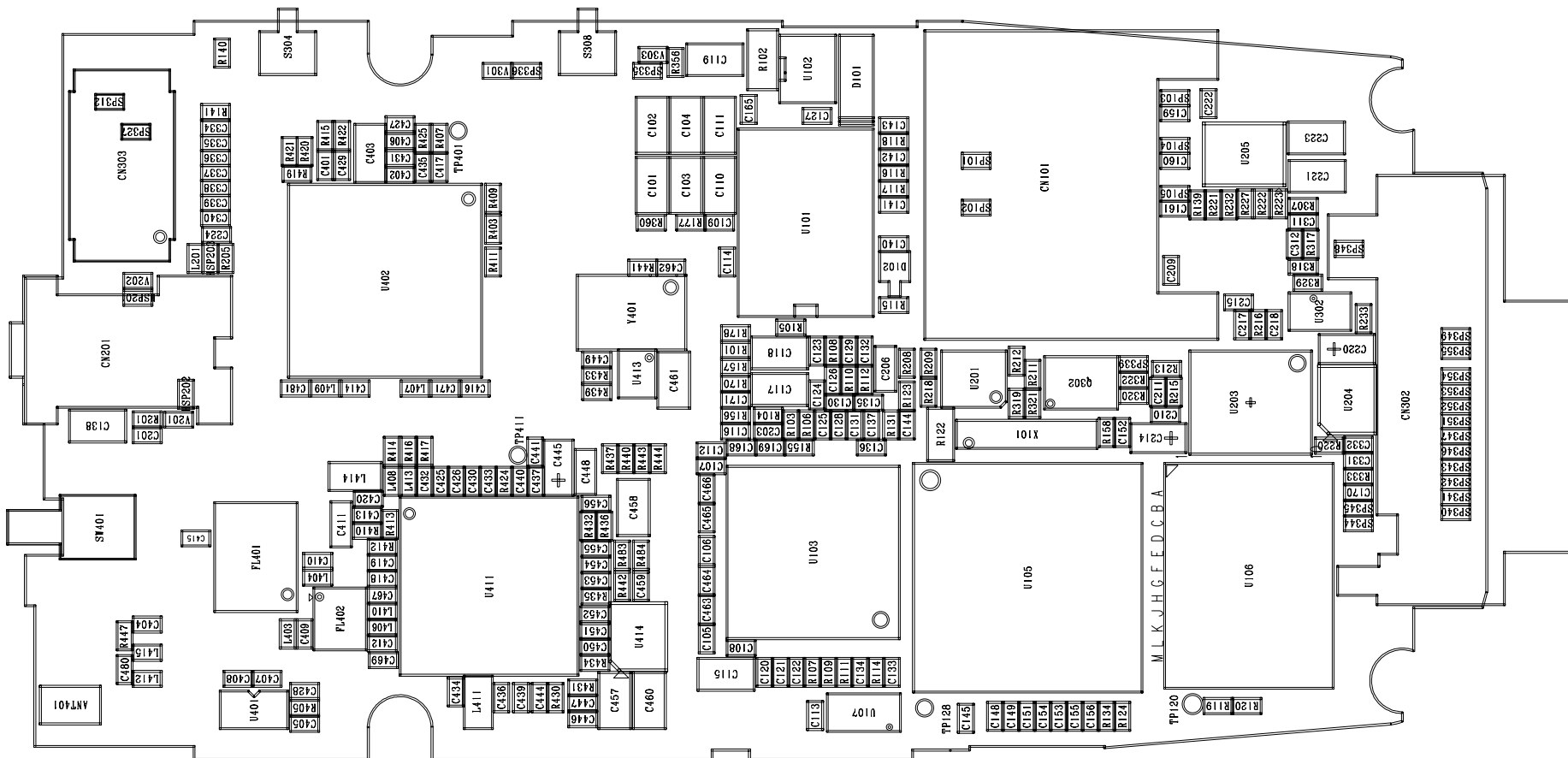
LG Electronics Inc

8.4 Интерфейс РЧ части



9. ТОПОЛОГИЯ ПЕЧАТНОЙ ПЛАТЫ

9.1 Вид сверху



www.s-manuals.com