

C22	AD0	C/BE0	A25
D22	AD1	C/BE1	F23
B22	AD2	C/BE2	K23
B23	AD3	C/BE3	P25
D19	AD4		
B24	AD5	DEVSEL	H26
A24	AD6		
B26	AD7	FRAME	J24
A26	AD8		
C26	AD9	GNT0	V26
D25	AD10	GNT1	W23
D26	AD11	GNT2	W24
E23	AD12	GNT3	W25
E25	AD13	GNT4/DA5	W26
E26	AD14		
F24	AD15	INTA	AC26
L26	AD16	IDSEL	P26
L25	AD17	IRDY	K25
M25	AD18		
M26	AD19	LOCK	J26
N23	AD20	PERR	G26
N25	AD21	PAR	G25
N26	AD22		
R26	AD23	REQ0	AB26
R25	AD24	REQ1	AA25
T26	AD25	REQ2	AA26
T25	AD26	REQ3	Y25
U23	AD27	REQ4/DA4	Y26
U24	AD28		
U26	AD29	SERR	F26
U25	AD30		
V25	AD31	STOP	H25
		TRDY	K26

U?B			
Y4	CS0	DQM0	AB1
AA3	CS1	DQM1	AB2
AA4	CS2	DQM2	K3
AC4	CS3	DQM3	K2
M2	CS4	DQM4	AC1
L2	CS5	DQM5	AC2
M1	CS6	DQM6	K1
L1	CS7	DQM7	J1
H2		FOE	H1
B20	CKE		AD17
	DRDY	MDL0	AE17
B15		MDL1	AE15
C25	CKO/DA1	MDL2	AF15
AF26	DA2	MDL3	AC14
	PCI_CLK4/DA3	MDL4	AE13
AD26		MDL5	AF13
AF17	DA11	MDL6	AF12
AF19	DA12	MDL7	AF11
F1	DA13	MDL8	AF10
J2	DA14	MDL9	AF9
	DA15	MDL10	AD8
AC17		MDL11	AF8
AF16	MDH0	MDL12	AF7
AE16	MDH1	MDL13	AF6
AE14	MDH2	MDL14	AE5
AF14	MDH3	MDL15	B1
AC13	MDH4	MDL16	A1
AE12	MDH5	MDL17	A3
AE11	MDH6	MDL18	A4
AE10	MDH7	MDL19	A5
AE9	MDH8	MDL20	A6
AE8	MDH9	MDL21	A7
AC7	MDH10	MDL22	D7
AE7	MDH11	MDL23	A8
AE6	MDH12	MDL24	B8
AF5	MDH13	MDL25	A10
AC5	MDH14	MDL26	D10
E4	MDH15	MDL27	A12
A2	MDH16	MDL28	B11
B3	MDH17	MDL29	B12
D4	MDH18	MDL30	A14
B4	MDH19	MDL31	
B5	MDH20		
D6	MDH21	PAR0	AF3
C6	MDH22	PAR1	AE3
B7	MDH23	PAR2	G4
C9	MDH24	PAR3	E2
A9	MDH25	PAR4	AE4
B10	MDH26	PAR5	AF4
A11	MDH27	PAR6	D2
A13	MDH28	PAR7	C2
B13	MDH29		
A15	MDH30	PCI_SYNC_IN	AB23
	MDH31		
W2		PCI_SYNC_OUT	AD25
W1	SDMA0		
V3	SDMA1		N4
V1	SDMA2	RCS0	N2
U1	SDMA3	RCS1	AF20
U2	SDMA4	RCS2/TRIG_IN	AC18
U4	SDMA5	RCS3/TRIG_OUT	
T2	SDMA6		AD2
T1	SDMA7	SDCAS	AD1
R2	SDMA8	SDRAS	
R1	SDMA9		P2
N1	SDMA10	SDBA0	P1
B14	SDMA11	SDBA1	
D14	SDMA13/TBEN		AA1
	SDMA14/CHKSTOP_IN	WE	
AD21		AS	Y1
	OSC_IN		



U?C

C19	IRQ0/S_INT	MCP	A17	
B21			A16	
AC22			MIV	AF2
AE24				AF1
A23			MAA0	AE1
		MAA1		
		MAA2		
A19	HRST_CPU		AD18	
		PMAA0	AF18	
A20	HRST_CTRL	PMAA1	AE19	
		PMAA2		
D16	NMI		F2	
		QACK/DA0	B17	
Y2	RTC	PLL_CFG4/DA6	B18	
		PLL_CFG3/DA7	A21	
A18	SMI	PLL_CFG2/DA8	B19	
		PLL_CFG1/DA9	A22	
AF21	SCL	PLL_CFG0/DA10		
			D1	
AE20	SDA	SDRAM_CLK0	G1	
		SDRAM_CLK1	G2	
AE23	TRST	SDRAM_CLK2	E1	
AF22	TCK	SDRAM_CLK3		
AF23	TDI			
AC21	TDO		AC25	
AE22	TMS	SOUT1/PCI_CLK0	AB25	
		SIN1/PCI_CLK1	AE26	
		SOUT2/RTS1/PCI_CLK2	AF25	
		SIN2/CTS1/PCI_CLK3		
AD22	TEST0		B16	
		SRESET/SDMA12		
H3	SDRAM_SYNC_IN			
C1	SDRAM_SYNC_OUT		D17	
		NC		

<Value>

C17	AVDD		
AF24	AVDD2	LVDD1	AC20
AB24		LVDD2	AC23
AD20	OVDD1	LVDD3	D20
AD24	OVDD2	LVDD4	D23
C14	OVDD3	LVDD5	G23
C20	OVDD4	LVDD6	P23
C24	OVDD5	LVDD7	Y23
E24	OVDD6		
G24	OVDD7	GVDD1	AB3
J23	OVDD8	GVDD2	AB4
K24	OVDD9	GVDD3	AC10
M24	OVDD10	GVDD4	AC11
P24	OVDD11	GVDD5	AC8
T23	OVDD12	GVDD6	AD10
Y24	OVDD13	GVDD7	AD13
	OVDD14	GVDD8	AD15
AA24		GVDD9	AD3
AC16	VDD1	GVDD10	AD5
AC19	VDD2	GVDD11	AD7
AD12	VDD3	GVDD12	AD7
AD6	VDD4	GVDD13	C10
AD9	VDD5	GVDD14	C12
C15	VDD6	GVDD15	C3
C18	VDD7	GVDD16	C5
C21	VDD8	GVDD17	C7
D11	VDD9	GVDD18	D13
D8	VDD10	GVDD19	D5
F3	VDD11	GVDD20	D9
H23	VDD12	GVDD21	E3
J3	VDD13	GVDD22	G3
L23	VDD14	GVDD23	H4
M3	VDD15	GVDD24	K4
R24	VDD16	GVDD25	L4
T4	VDD17	GVDD26	N3
V24	VDD18	GVDD27	P4
W4	VDD19	GVDD28	R3
	VDD20	GVDD29	U3
		GVDD30	V4
			Y3

AA2	GND1	GND27	C4
AA23	GND2	GND28	C8
AC12	GND3	GND29	D12
AC15	GND4	GND30	D15
AC24	GND5	GND31	D18
AC3	GND6	GND32	D21
AC6	GND7	GND33	D24
AC9	GND8	GND34	D3
AD11	GND9	GND35	F25
AD14	GND10	GND36	F4
AD16	GND11	GND37	H24
AD19	GND12	GND38	J25
AD23	GND13	GND39	J4
AD4	GND14	GND40	L24
AE18	GND15	GND41	L3
AE2	GND16	GND42	M23
AE21	GND17	GND43	M4
AE25	GND18	GND44	N24
B2	GND19	GND45	P3
B25	GND20	GND46	R23
B6	GND21	GND47	R4
B9	GND22	GND48	T24
C11	GND23	GND49	T3
C13	GND24	GND50	V2
C16	GND25	GND51	V23
C23	GND26	GND52	W3